

SPECIFICATION

MODEL: B11003-LAP-CMOS IMAGE-M

PART NO : _____

VERSION : V1.02

Approver		Check	Design
GM	PM		

Customer Confirm

目录

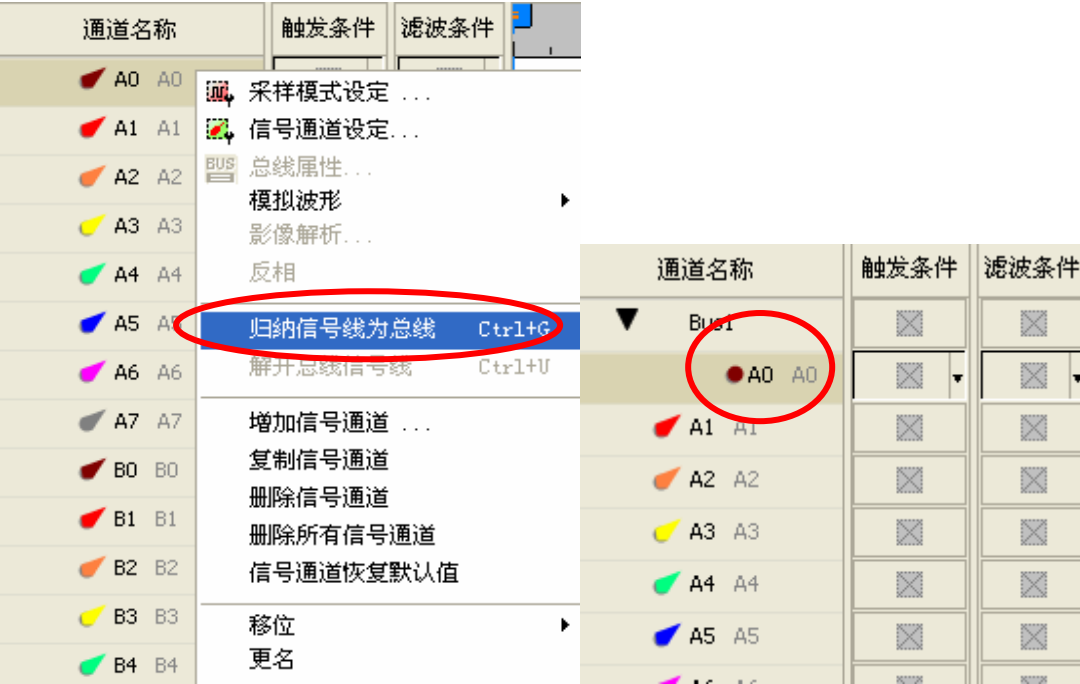
1	软件注册	3
2	人机界面	6
3	使用说明	9
4	功能说明	13
4.1	影像解析	13
4.1.1	介面.....	13
4.1.2	使用说明	14

1 软件注册

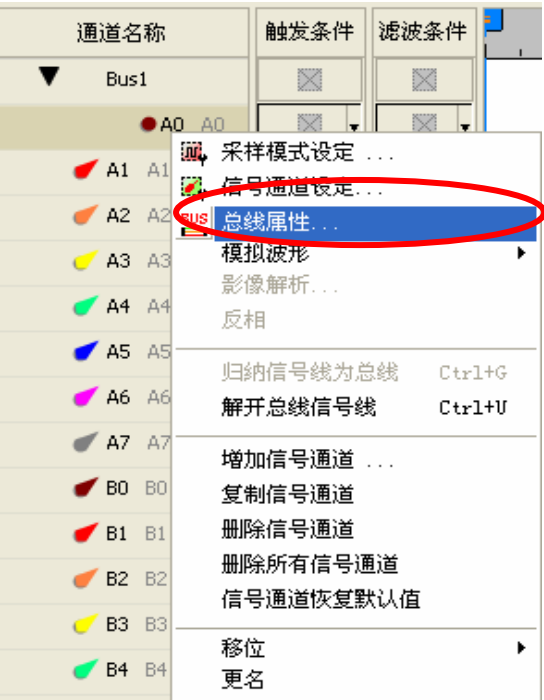
软件注册请依照下列步骤进行注册。

- ※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。
- ※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

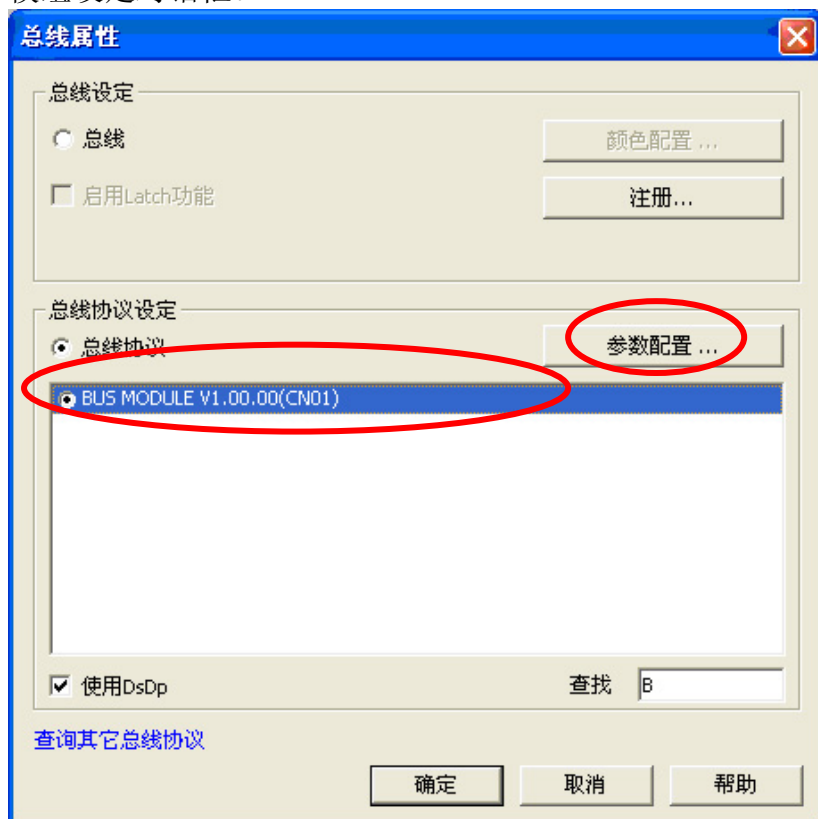
STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



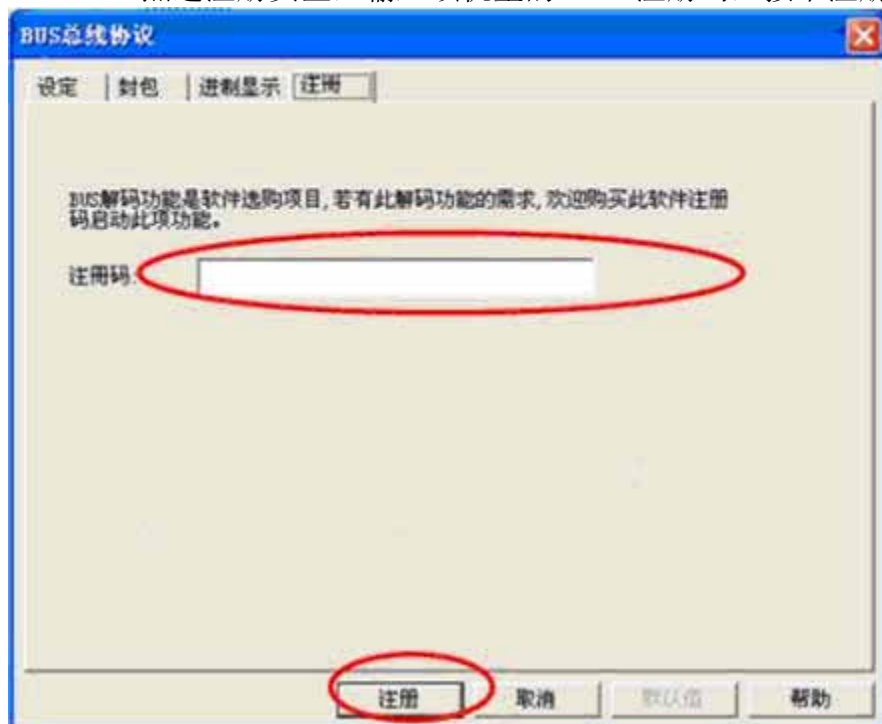
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



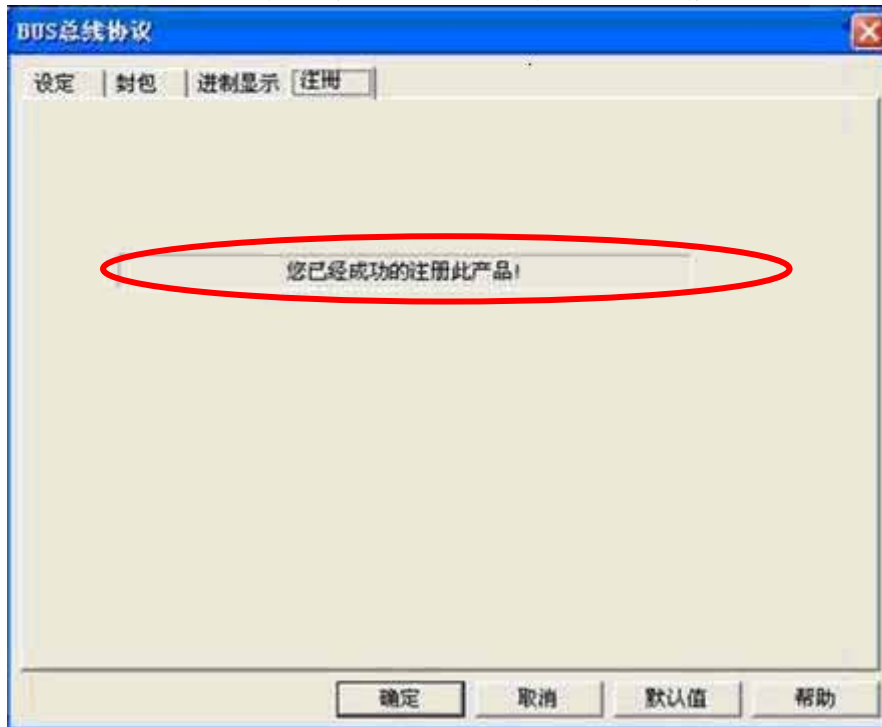
STEP 3. 在总线属性对话框，点选 BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。



STEP 5. 注册成功后，在注册页会显示注册成功信息。



2 人机界面

在设定页，相关设定可参考下图界面。

设定页



The image shows a software window titled "CMOS IMAGE总线协议" (CMOS IMAGE Bus Protocol). It has four tabs: "设定" (Setting), "封包" (Packet), "进制显示" (Base Display), and "注册" (Registration). The "设定" tab is active. It contains three sections: "通道设定" (Channel Setting) with fields for "DO->D7:" (A0 to A7), "HSYNC:" (B0), "VSYNC:" (B1), and "PCLK:" (B2); "总线协议设定" (Bus Protocol Setting) with fields for "VSYNC:" (High Level) and "HSYNC:" (High Level), and a "采样边沿:" (Sampling Edge) field (Rising Edge); and "总线协议颜色" (Bus Protocol Color) with a "Lightness" slider. At the bottom are buttons for "确定" (OK), "取消" (Cancel), "默认值" (Default), and "帮助" (Help).

通道设定

D0-7: 数据传输线

HSYNC: 行扫描

VSYNC: 场扫描

PCLK: 像素时钟

总线协议设定

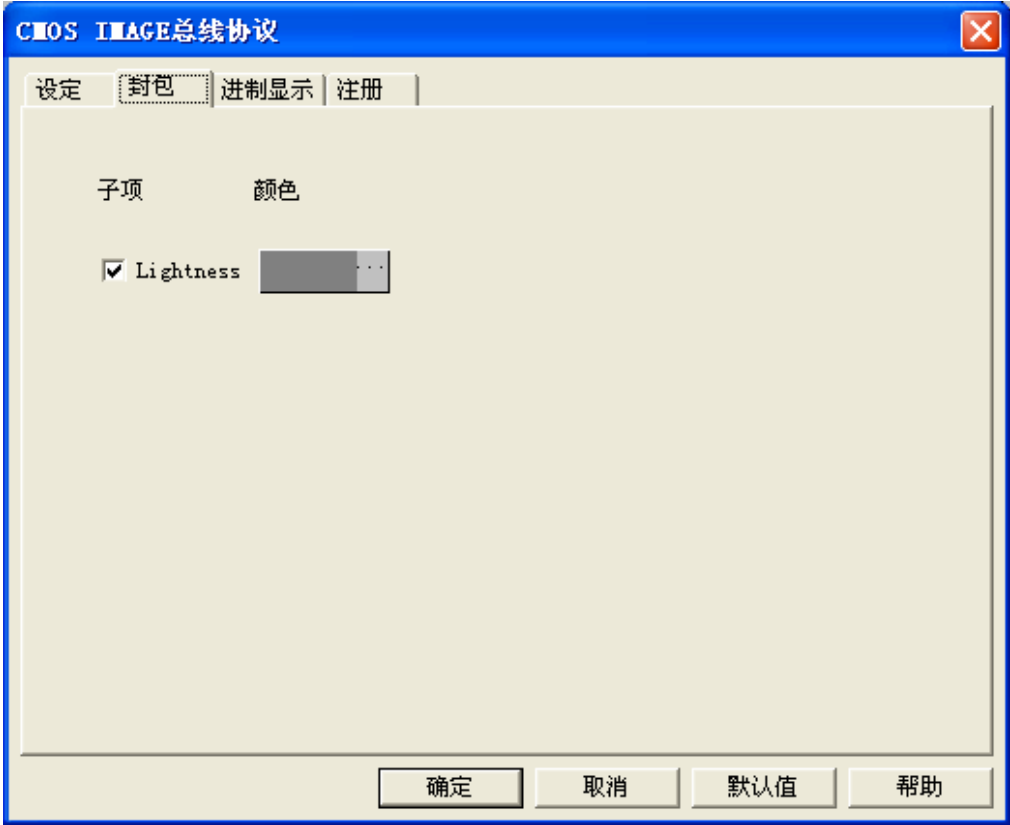
VSYNC, HSYNC 有效电平设定,默认设定为高电平,表示高电平时解码有效。

采样边沿:默认上升沿采样。

总线协议颜色

使用者可自行设定各解码字段的颜色。

封包页



使用者可自行设定封包颜色。

进制显示页



Lightness 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。

注册页

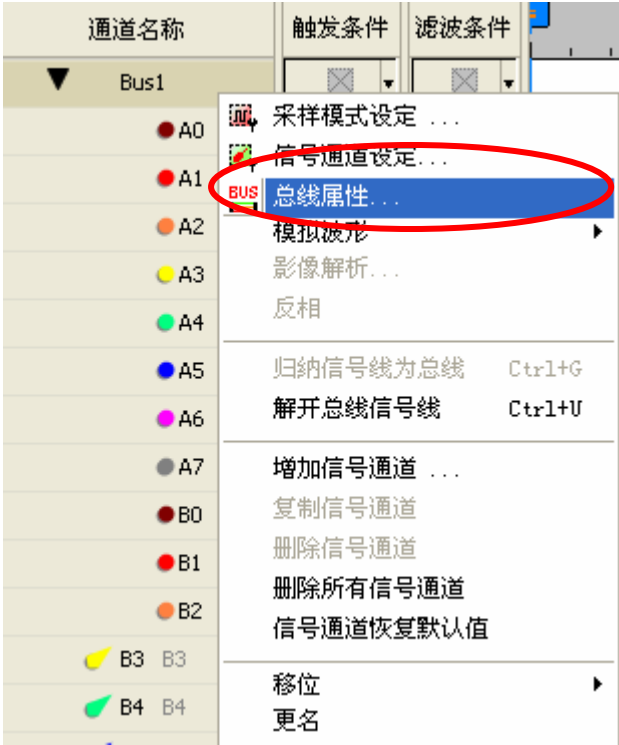


3 使用说明

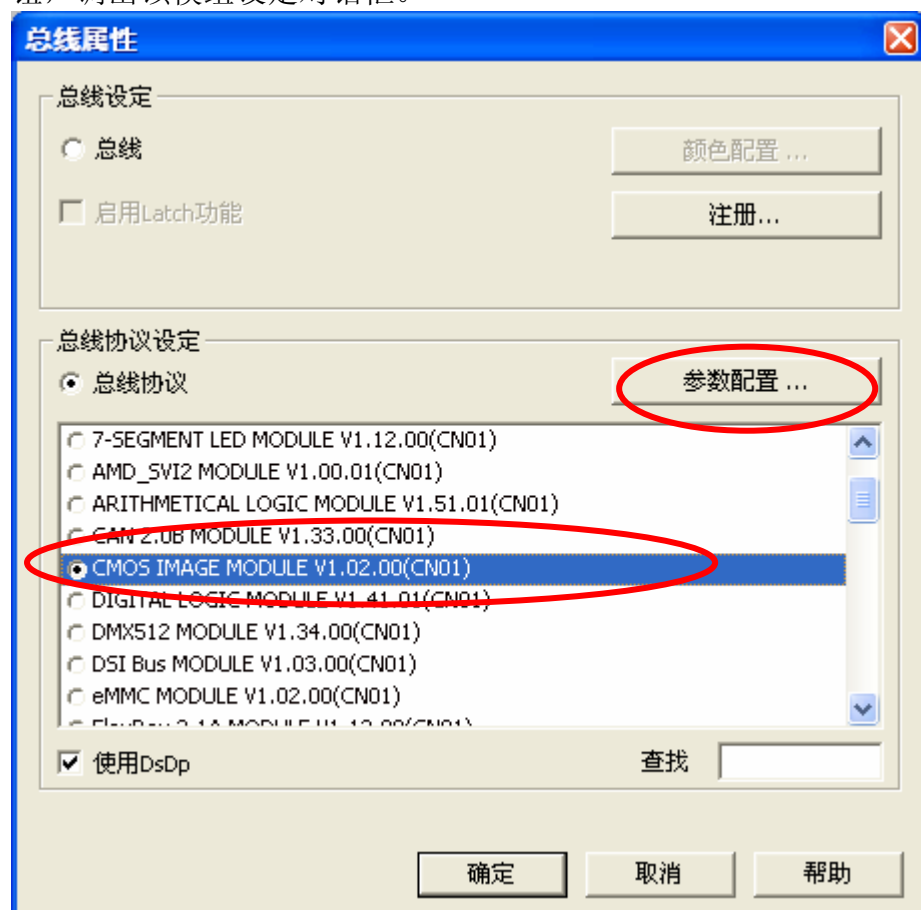
STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0~B2 归纳为 Bus1，CMOS IMAGE 总线协议分析需 11 根信号线解码。



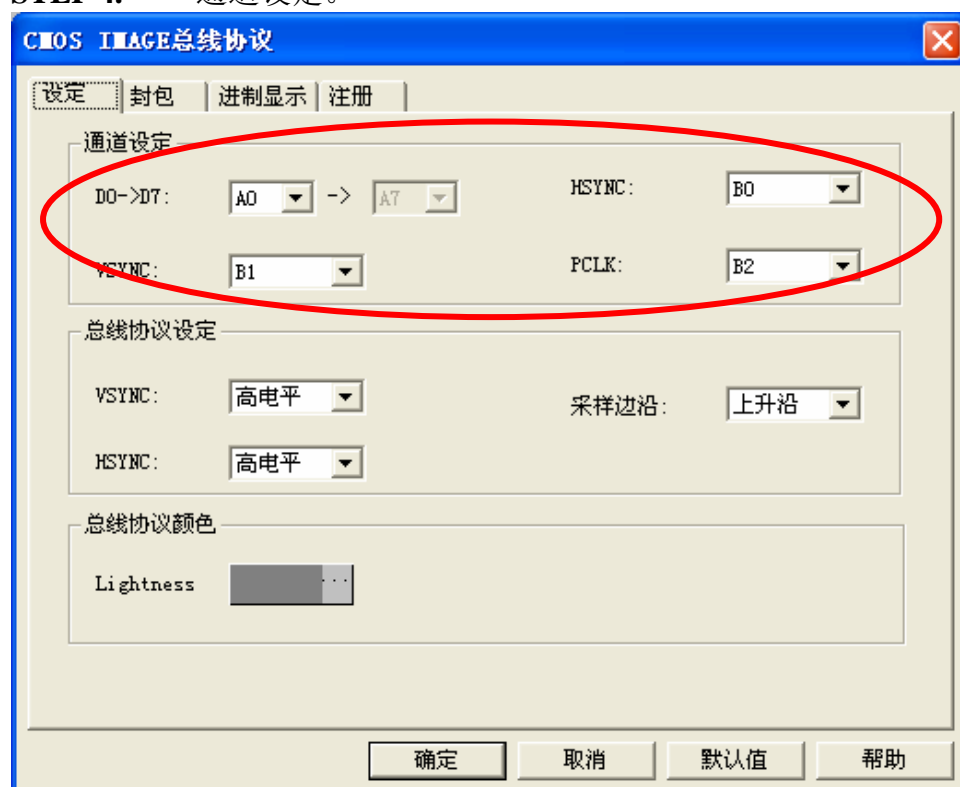
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



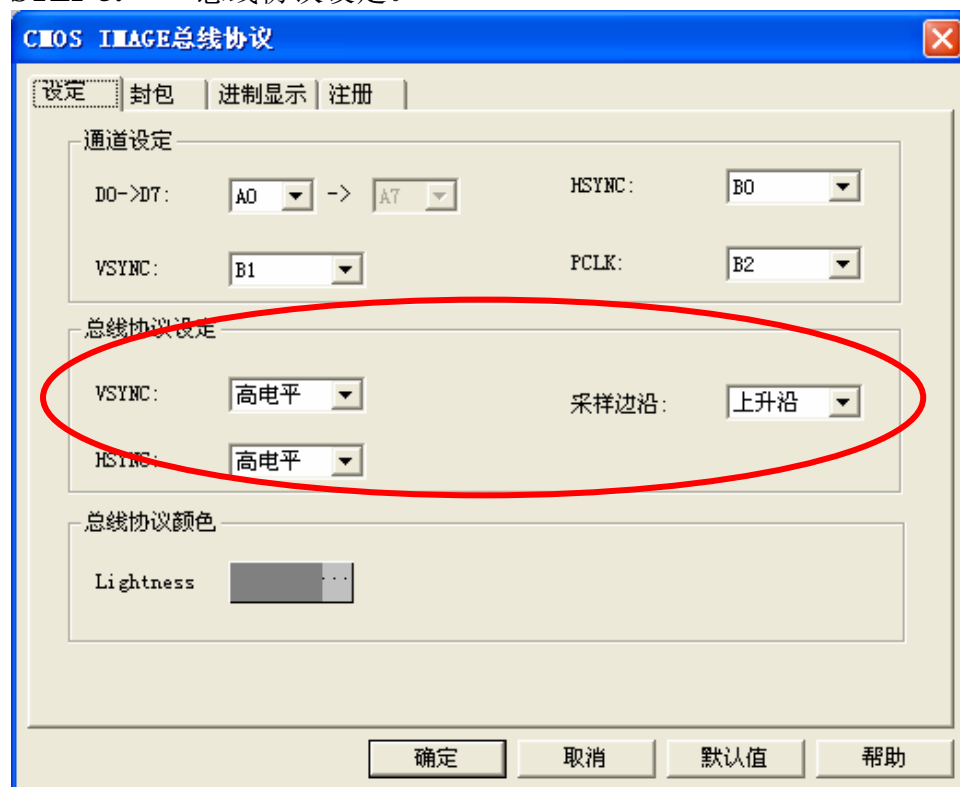
STEP 3. 在总线属性对话框，点选 CMOS IMAGE MODULE V1.02.00(CN01)，再单击参数配置按钮，调出该模组设定对话框。



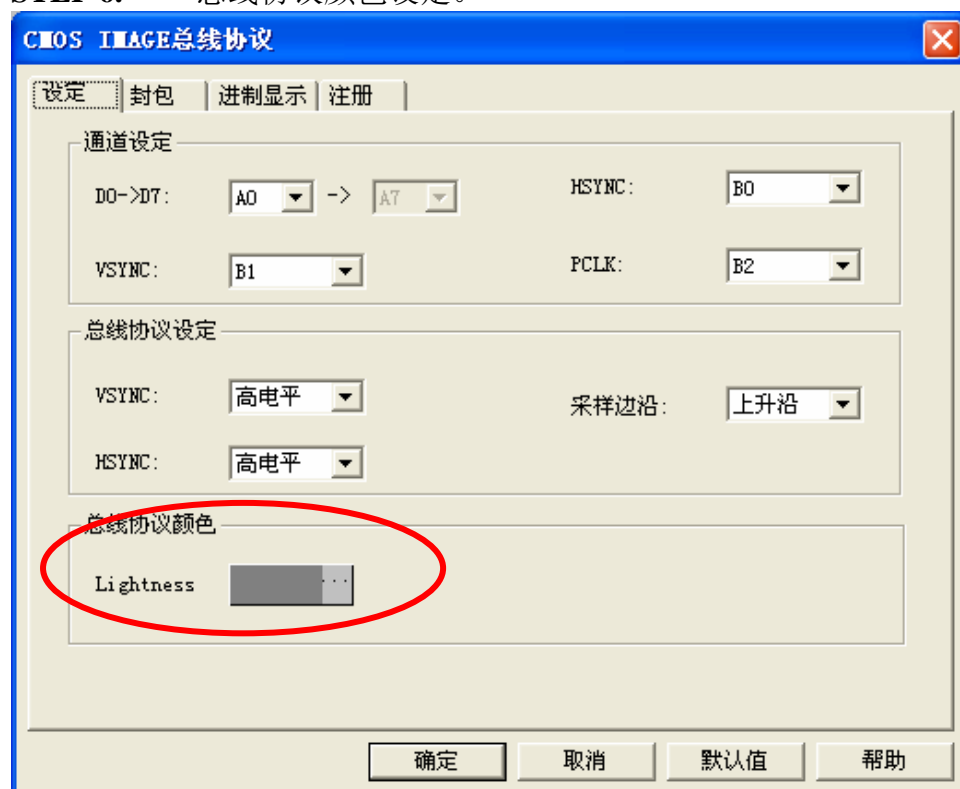
STEP 4. 通道设定。



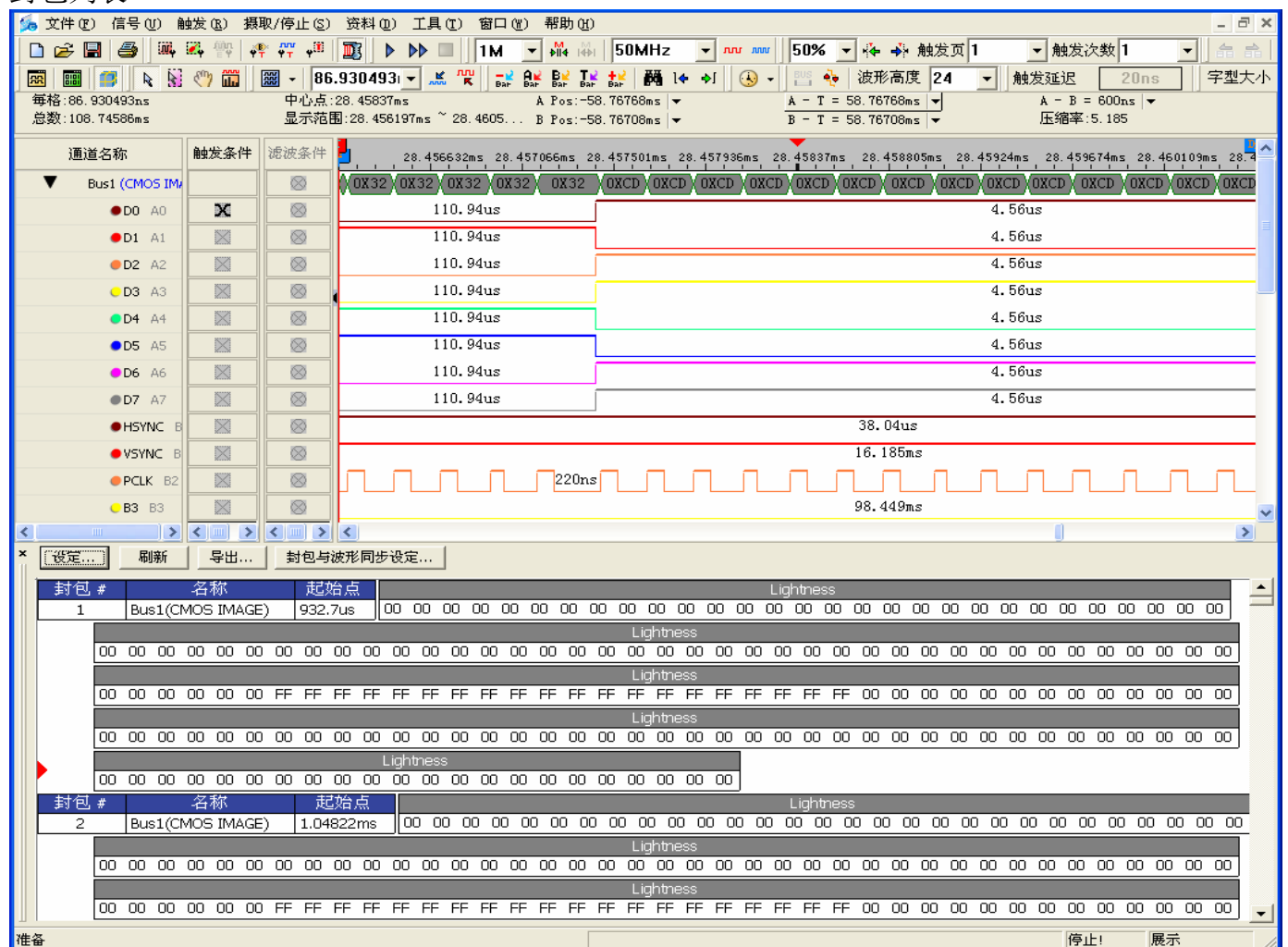
STEP 5. 总线协议设定。



STEP 6. 总线协议颜色设定。



总线协议解码

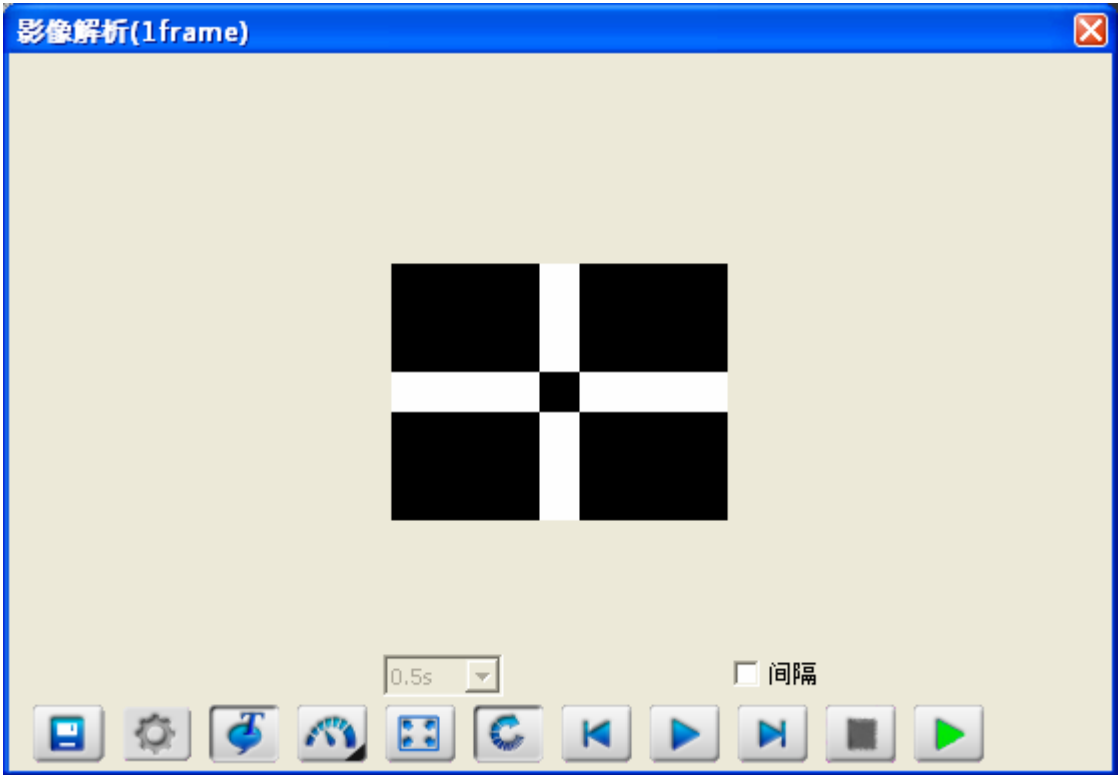


4 功能说明





4.1 影像解析

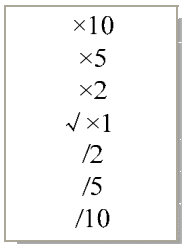
对总线协议的资料格式进行解析，将其总线解码资料呈影像化显示。(仅支援 LAP-A、LAP-C、Smart+。)

4.1.1 介面










显示的图像包括水平像素与垂直像素。一个有效 HSYNC 电平内,包括多少个 PCLK 即表示有多少水平像素；而一个有效 VSYNC 电平内包括多少个 HSYNC 即表示有多少垂直像素。通过像素,最终可以得到影像解析。

1.  截图：截取显示区域图样并且加上注明目前标题信息(目前帧数信息)，图片支持格式有 BMP、JPG、PNG，预设为 PNG。
2.  设定：不支持此功能。
3.  显示张数：在对话框标题右边显示当前数据（最右边显示的数据）是第几个数据。
4.  播放速度：播放速度与数据的时间位长的比例关系，若勾选（×10），那么播放速度为数据时间位长的 1/10。单击，则弹出以下菜单选择播放速度。

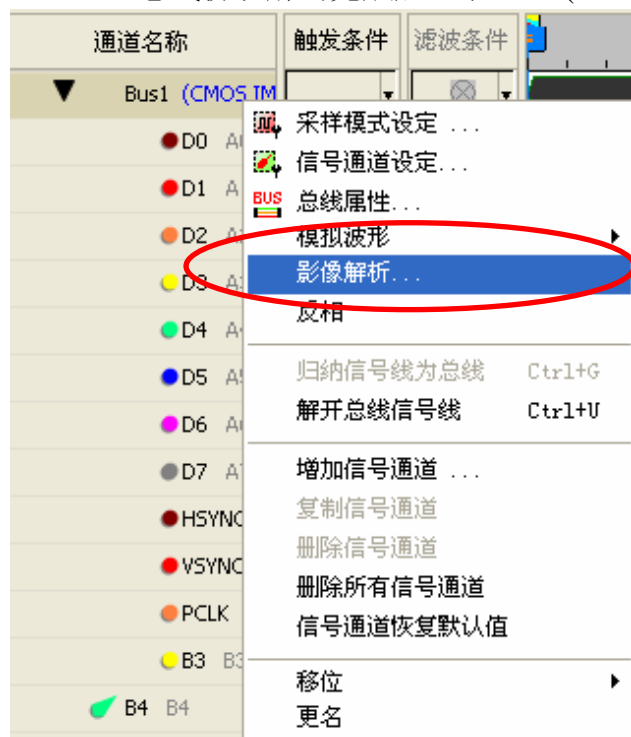


5.  全屏幕：按下将图片全屏显示。

6.  循环播放：根据显示方式循环显示总线中的数据。
7.  播放/暂停：若单击播放按钮将变为暂停按钮，并依次显示总线数据，再次单击暂停按钮则变为播放，暂停显示，并显示当前数据。
8.  上一张：单击上一张按钮，若为默认显示则返回显示上一帧数据。若为移动显示，向右移动一格显示。
9.  下一张：单击下一张按钮，若为默认显示则显示下一个数据。若为移动显示，向左移动一格显示。
10.  停止：单击停止按钮，所有数据归位初始，当再点击播放按钮时才开始重新播放。
11.  采集信号：“采集信号”按钮用于重新采样数据信号，当点击一次“采集信号”按钮时，采样一次数据信号。
12.  间隔：启用“间隔”选项后，定时多长时间采样一次数据，此时无论有没有点击“采集信号”按钮，当间隔的时间到达后都会自行采样一次数据。默认间隔选项未启用。间隔选项为：0.5s, 1.0s, 1.5s, 2.0s, 2.5s, 3.0s, 3.5s, 4.0s, 4.5s, 5.0s。

4.1.2 使用说明

STEP 1. 总线协议解码完成后，于 Bus1(CMOS IMAGE)位置按右键，点影像解析。



STEP 2. 按下播放按钮后，显示区将会播放每个资料变动所产生的影像。

